

Resolución del rector de la Universitat Politècnica de València, por la que se adjudican las ayudas internas de la Cátedra Internacional UPV-VaSiC de Diseño Microelectrónico para “Impulso de proyectos de I+D en el área de semiconductores de institutos y grupos de investigación universitarios” convocadas por resolución del rector de fecha 11 de marzo de 2026

Considerando que en fecha 23 de marzo de 2026 se publicaron de forma conjunta las Bases y la convocatoria de las “Ayudas internas de la Cátedra Internacional UPV-VaSiC de Diseño Microelectrónico para “Impulso de proyectos de I+D en el área de semiconductores de institutos y grupos de investigación universitarios.

Considerando que en fecha 07 de mayo de 2026 se publicó el listado definitivo de admitidos y excluidos y que en fecha 13 de mayo de 2026 se reunió la comisión de selección para la valoración de las solicitudes admitidas.

Considerando que el órgano de instrucción en fecha 19 de mayo de 2026, a la vista de la verificación del cumplimiento de los requisitos realizada por la comisión de selección, acordó la propuesta de resolución provisional en los siguientes términos:

“Tras cumplirse los plazos y de acuerdo con la base 4.5 de las Bases Generales de la Convocatoria de ayudas internas de la Cátedra Internacional UPV-VaSiC de Diseño Microelectrónico para “Impulso de proyectos de I+D en el área de semiconductores de Institutos y Grupos de Investigación universitarios” se eleva la Propuesta de Resolución Definitiva de la convocatoria al Rector para que dicte la resolución de concesión definitiva.

En base al informe emitido por la Comisión de Selección y las propuestas presentadas, una vez superado el plazo de realización de las alegaciones y/o subsanaciones correspondientes, el Órgano de Instrucción eleva la siguiente Propuesta de Resolución Definitiva al Rector tal y como sigue:

A todas las propuestas aceptadas se les concede el 100% de los costes solicitados siempre que sean costes elegibles dentro de la convocatoria.”.

Considerando que no se ha presentado alegación alguna.

Por todo ello, este Rectorado, en cumplimiento de lo dispuesto en el artículo 65 del Decreto 122/2024, de 24 de septiembre, del Consell, por el que se aprueban los Estatutos de la Universitat Politècnica de València:



RESUELVE

Primero. - Adjudicar las “Ayudas Internas de la Cátedra Internacional UPV-VaSiC de Diseño Microelectrónico para *“Impulso de proyectos de I+D en el área de semiconductores de institutos y grupos de investigación universitarios”* a las siguientes solicitudes:

GRUPO DE INVESTIGACIÓN O INSTITUTO	IP	PROYECTO	DOTACIÓN
UPV Fabs - ITEAM	Daniel Pastor	Caracterización en campo completo para circuitos fotónicos integrados	100.000,00 €
Photonics Research Lab	Salvador Sales	SOISens – Silicon-on-Insulator optical fiber sensor interrogator	80.000,00 €
Instituto Interuniversitario de Investigación en Desarrollo Tecnológico y Reconocimiento Molecular (IDM)	Ramón Martínez-Mañez	Liberación farmacológica desde microdispositivos alimentados y comandados mediante radiación infrarroja para su transferencia a aplicaciones médicas intracorpóreas	92.000,00 €
NanoPhotonics Technology Center (NTC)	Amadeu Griol Barres	Validación de biosensores plasmónicos avanzados (VIBRA)	100.000,00 €
Instituto de Instrumentación para Imagen Molecular (i3M)	Francisco José Mora Mas	NAS basado en arquitectura CPU + FPGA	100.000,00 €
Grupo de Aplicaciones de Microondas del Instituto de Telecomunicaciones y Aplicaciones Multimedia (ITEAM – UPV)	Narcis Cardona	Next Generation Electromagnetic Materials (NEXTGMAT)	92.000,00 €
Instituto de Instrumentación para Imagen Molecular (i3M)	Vicente Herrero / Jara Garcia	Desarrollo de Sistemas Integrados de Front End y Procesado Analógico Temprano para una Nueva Tecnología de Tomógrafos PET	100.000,00 €

Segundo. – Desestimar las siguientes solicitudes por el siguiente motivo: “Proyectos fuera del ámbito de I+D en el área de semiconductores, según se requiere en la Convocatoria, la cual se financia de acuerdo con la Orden ETD/832/2023, de 18 de julio, por la que se establecen las bases reguladoras y se convoca la concesión de ayudas para la creación de Cátedras Universidad-Empresa (Cátedras Chip), destinadas a la investigación y desarrollo en el área de la microelectrónica, para la difusión del conocimiento y la formación en el marco del PRTR, financiación por la UE-NextGenerationEU.”



GRUPO DE INVESTIGACIÓN O INSTITUTO	IP	PROYECTO
Grupo de Aplicaciones de Microondas del Instituto de Telecomunicaciones y Aplicaciones Multimedia (ITEAM – UPV)	Vicente E. Boria Esbert	Subsistemas de comunicaciones RF basados en SDR y front-ends COTS para pequeñas plataformas satelitales (RF-COTSAT)
NanoPhotonics Technology Center (NTC)	Guillermo Sánchez Plaza	Uninterrupted Lithium Power (ULP)
Sistemas de Navegación Aérea (SNA)	J.Vicente Balbastre	Radar FMCW para sistemas de detección y evasión (DAA) para aplicaciones de movilidad aérea innovadora (IAM) y movilidad aérea urbana (UAM)

Contra esta resolución, que agota la vía administrativa, puede interponerse recurso potestativo de reposición ante el Rectorado en el término de un mes, contado a partir del día siguiente de la publicación, de acuerdo con lo que disponen 123 y 124 de la Ley 39/2015, de 1 de Octubre, del Procedimiento Administrativo Común de las Administraciones Públicas, o recurso contencioso-administrativo ante los órganos de la jurisdicción contencioso-administrativa de la Comunidad Valenciana, en el término de dos meses contados desde el día siguiente de la notificación de esta resolución, conforme los artículos 14 y 16 de la Ley 29/1998, de 13 de julio, reguladora de la jurisdicción contencioso-administrativa.

En València, a la fecha de la firma.

D. José Esteban Capilla Romá
Rector